

AVR ATmega128 개발모듈 LA17 매뉴얼

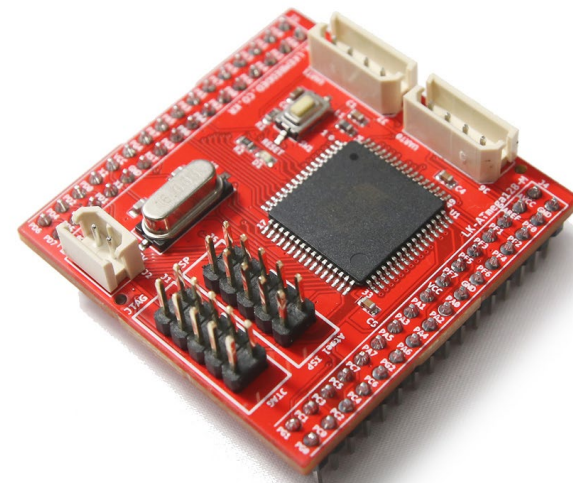
11th July 2024

이경남

by LKEMBEDDED

Summary

- ◆ Introduce
- ◆ Feature
- ◆ Hardware description
- ◆ How to use
- ◆ Circuit
- ◆ PCB Dimension
- ◆ Epilog



Introduce

◆ 소개

- 하드웨어 제작에 소요되는 시간을 단축시켜 프로그래밍 연구 개발 및 학습 효과를 극대화 시켜주는 AVR ATmega128 모듈로서, AVR-ATmega128 MCU의 모든 핀을 2개의 2x16핀 커넥터(2.54mm Pitch)에 배치하여 만능기판 장착에 편리하며, 당사 USB형 AVRSIP, MKII 및 JTAG ICE 개발 장비를 이용하여 프로그램 다운로드 및 디버깅이 가능하다. 또한 전원 공급 상태를 확인할 수 있는 LED가 내장되어 있다.

Feature

◆특징

- Atmel사의 8Bit 마이크로 컨트롤러인 AVR ATmega128 코어를 내장한 ATmega128 개발 모듈
- 16MHz 외부 크리스탈 내장
- TQFP 타입 ATmega128 MCU의 64개 핀을 2x16P 핀 헤더 커넥터로 설계
 - 총 64개 핀 중 53개 입출력(I/O)핀과 전원, 평선 핀을 배열
 - 입출력 포트 전압레벨: VCC(3.3~5V)
 - 외부전원 입력에 따라 입출력 핀 전압 레벨이 달라짐
 - 싱크, 소스전류: 20~30mA
- 만능기판에 장착되도록 PCB를 설계해 엔지니어링 프로토타입 제품 제작 시 응용 가능

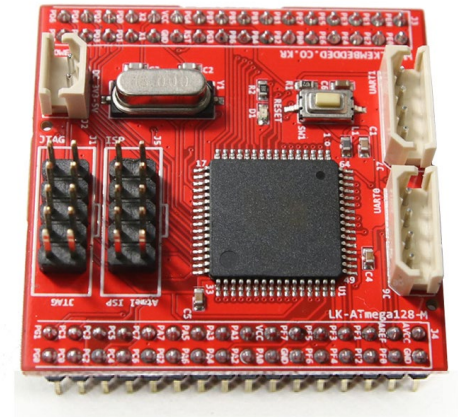


Figure 1. AVR ATmega128 개발 모듈

Feature

◆특징

- 리셋 스위치, 전원 공급 상태 LED 내장
- LC 필터 회로를 아날로그 전원 단자 AVCC에 구성해 안정화된 아날로그 전원 공급 가능
- 2개의 UART 0, 1 시리얼 통신포트 4P 몰렉스 커넥터로 설계
- 전원 회로의 바이패스 필터 회로를 설계해 안정적인 마이크로 컨트롤러 구동 가능
- 외부 전원 입력 가능한 2P 몰렉스 커넥터 내장
 - 외부 전원 입력 범위: 3.3~5.5V

Feature

◆특징

- 프로그래밍 및 JTAG 디버그
 - ISP 전용 10P 핀 헤더를 통해 AVRISP MKII 프로그래머를 연결해 ATmega128 플래쉬 및 EEPROM 메모리에 프로그래밍 가능
 - JTAG 디버그 전용 10P 핀 헤더를 통해 AVR용 JTAG ICE 디버거를 연결해 프로그램 디버그 가능
 - AVRStudio 4.1, Atmel Studio 7.0 통합개발환경 소프트웨어를 사용해 프로그램 다운로드 및 디버그 가능
- 엔지니어 기술 지원 및 ATmega128 기본 예제소스 제공

Hardware Description

◆각부 명칭

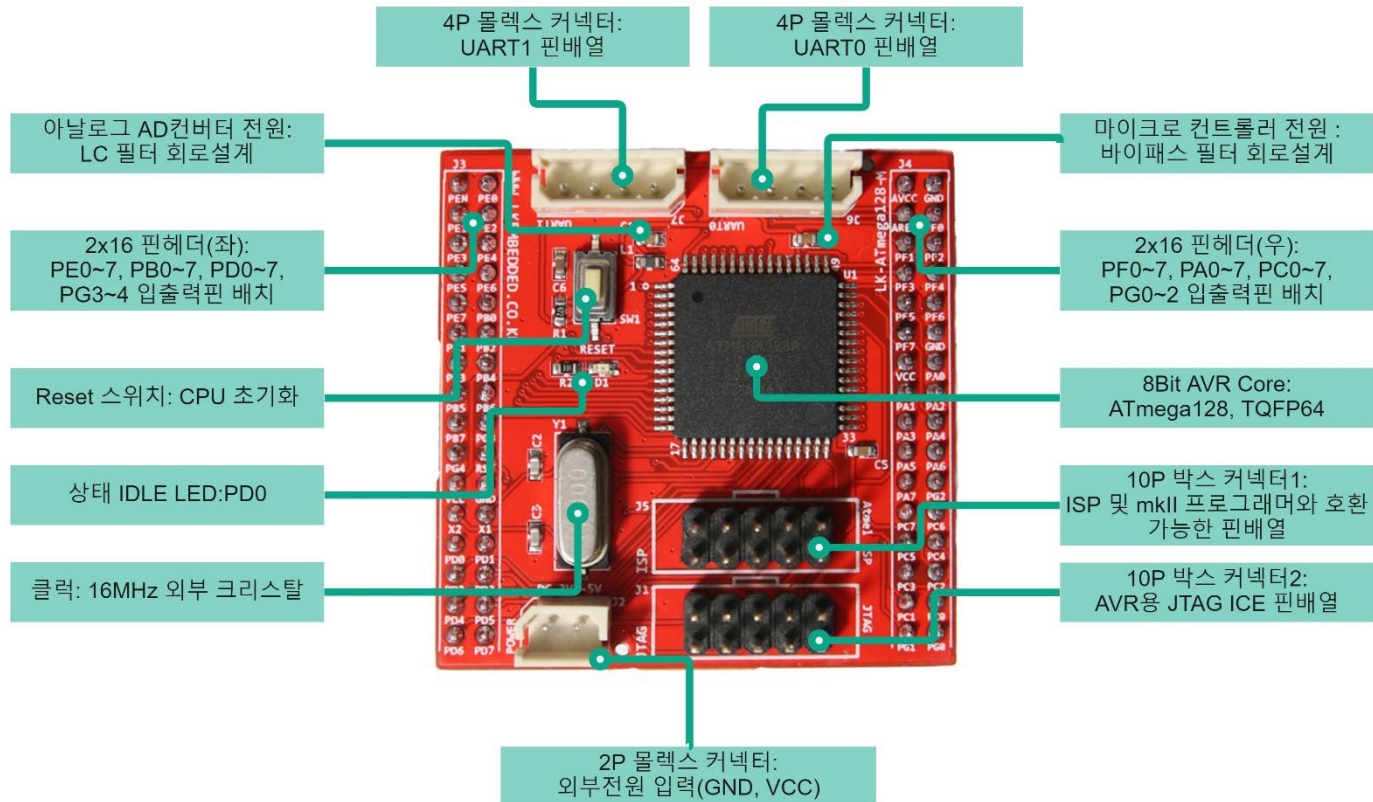


Figure 2. 개발 모듈 각부 명칭 블록

Hardware Description

◆ 제품 사양

(1) AVR 코어

- 마이크로칩사의 AVR ATmega128 코어 탑재
 - High Performance, 저전력 8 Bit MCU
 - 133개의 강력한 명령어 - 대부분 단일 클럭 사이클에 1개의 명령어 실행
 - 32x8 범용 목적으로 작동되는 레지스터 + 주변기기 제어 레지스터
- CPU Speed (MIPS)
 - 16MHz 외부 크리스탈 내장, 16MIPS (Millions Instructions Per Second)로 동작
- 여유 있는 확장성
 - 53개 프로그래밍 가능한 I/O 핀 내장
- Memories
 - 128KByte 프로그램 플래쉬 메모리
 - 4KBytes EEPROM, 4KBytes 내부 SRAM
 - 쓰기, 지우기 횟수: 플래쉬 메모리 10,000번 / EEPROM 100,000번

Hardware Description

◆ 제품 사양

(1) AVR 코어

- Timer/Counter
 - 8 Bit Timer/Counter 2개, 16 Bit Timer/Counter 2개 지원
- Capture/Compare/PWM Peripheral
 - 2 Input Capture, 2 CCP, 8 PWM
- ADC(Analog to Digital Converter)
 - 10 Bit 분해능을 가진 8 채널에 AD 컨버터
 - LC 필터 회로 설계된 AVCC 5V, 기준전압핀 설정 가능
- Communication
 - 2 개의 동기(USART) 및 비동기(UART) 시리얼 통신 채널 제공
- Master/Slave SPI serial Interface
- Two wire(I2C) Serial Interface

Hardware Description

◆ 제품 사양

(1) AVR 코어

- Operation Voltage Range
 - 3.3~5.5V
- 53개의 입출력(In/Out) 핀 확장성
 - 프로그래밍 가능한 입출력포트, 평선, 전원 핀을 2개의 핀 헤더 커넥터로 설계
 - 만능 기판에 장착 가능하도록 설계해 엔지니어링 샘플 테스트 보드로 활용 가능
 - 입출력 포트 전압 레벨(3.3~5V), 싱크 & 소스 전류 20~30mA
- <Figure 2>는 ATmega128 핀 다이어그램을 보여주고 있다.

Hardware Description

◆ 제품 사양

(1) AVR 코어

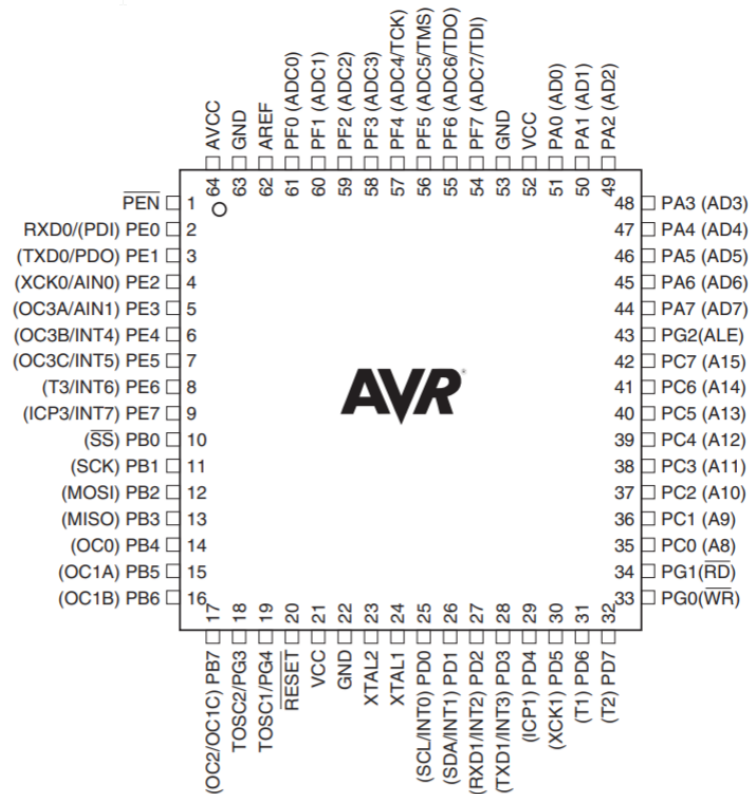


Figure 3. TQFP 64 패키지 핀 아웃 다이어그램

Hardware Description

◆제품 사양

(2) 통신

- 2개의 UART 0, 1 시리얼 통신포트를 4P 몰렉스 소켓 커넥터로 설계
 - UART 시리얼 통신 송수신 핀은 GND, VCC, RXD, TXD 핀 순으로 설계됨
 - USB 시리얼 컨버터 및 트랜시버 통신 모듈과 연결해 UART 시리얼 통신 구현 가능

(3) 전원

- 마이크로 컨트롤러 전원의 바이패스 필터 회로를 설계해 안정화된 내부 전원 공급 가능
- 전원 입력 시 전원 상태를 확인할 수 있는 LED 내장
- 외부 전원 입력 가능한 2P 몰렉스 커넥터 내장

Hardware Description

◆ 제품 사양

(4) 프로그래밍 및 JTAG 디버그

- <Figure 5. (b)>의 좌측 JTAG 디버그 전용 10P 핀 헤더 커넥터를 통해 AVR 용 JTAG ICE 디버거를 연결해 ATmega128 프로그램 디버그 가능
- <Figure 5. (b)>의 우측 ISP 프로그래밍 10P 핀 헤더 커넥터를 통해 STK500 AVRISP 프로그래머를 연결해 ATmega128 플래쉬 및 EEPROM 메모리 프로그래밍 가능
- 개발 환경
 - AVR Studio 4.19, Atmel Studio 7.0 통합개발환경 소프트웨어를 이용하여 ATmega128 프로그래밍, 디버그 가능

Circuit

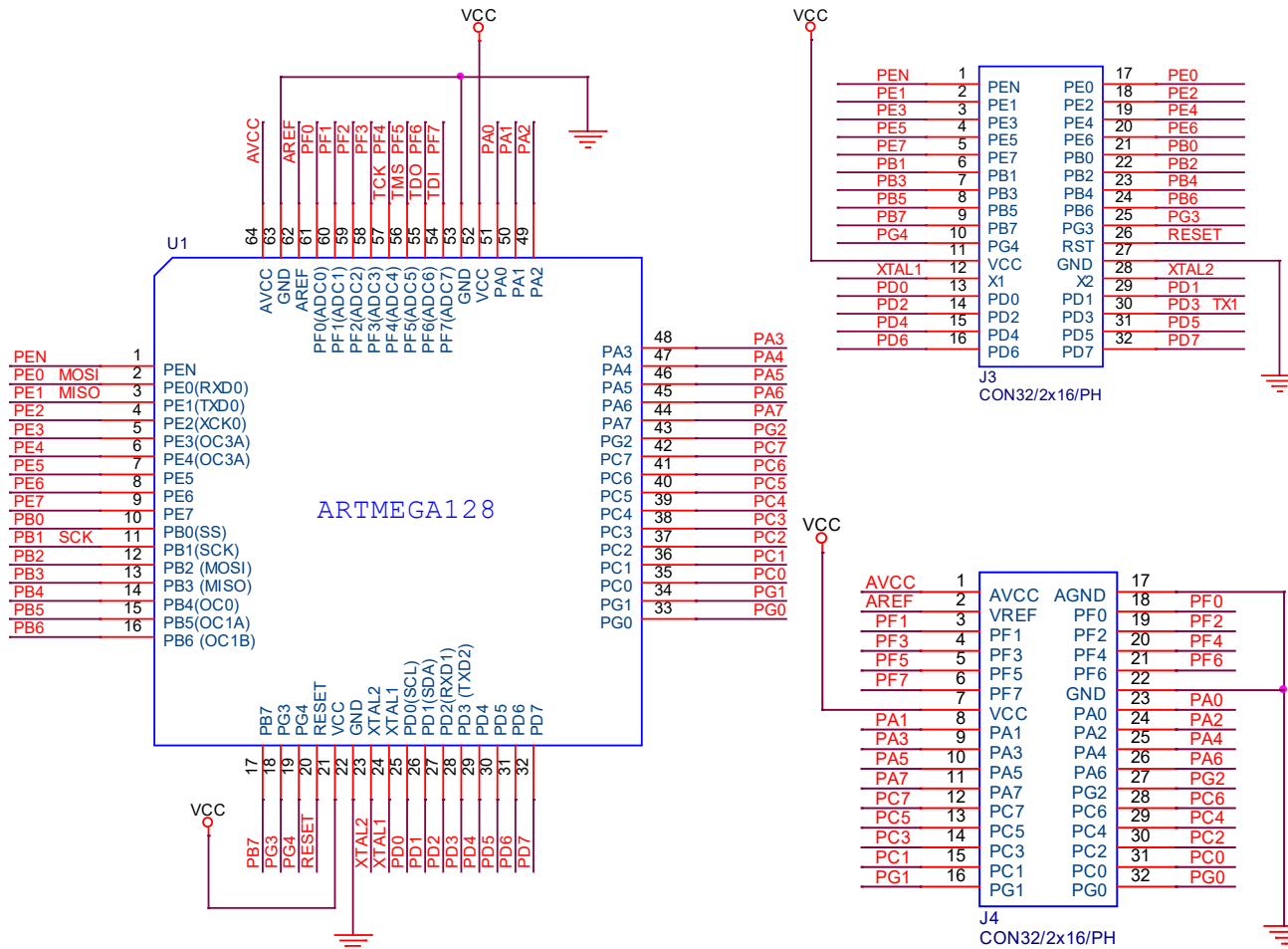
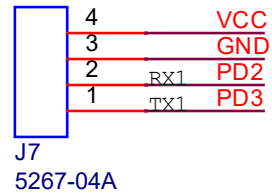
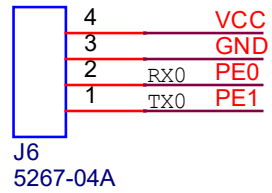
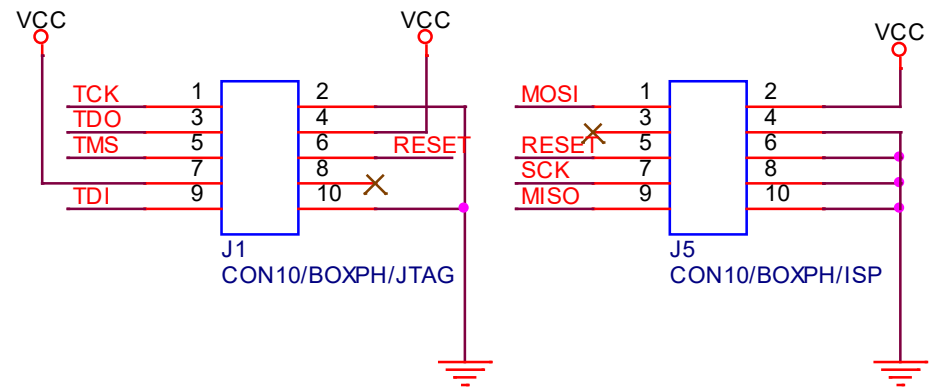


Figure 4. AVR 코어

Circuit



(a)



(b)

Figure 5. 통신(a), 프로그래밍 및 JTAG 디버그(b)

PCB Dimension

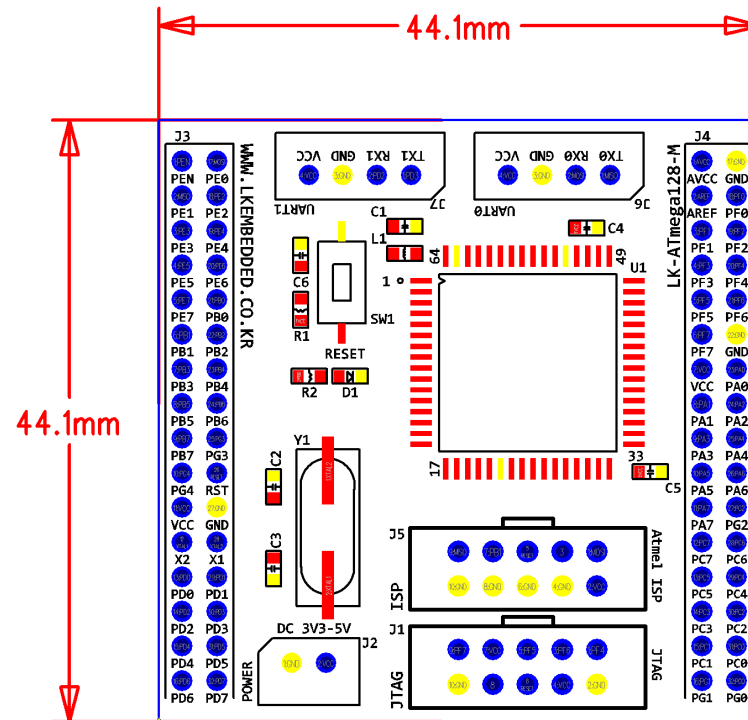


Figure 6. 개발 모듈 Dimension

Epilog #1

◆ 기술지원 및 주의사항

- 기술문의는 LK임베디드 홈페이지문의: WWW.LKEMBEDDED.CO.KR 상담문의 게시판을 통해 가능합니다
- 출고된 제품이 초기 파손되었거나 기능상 초기 하자가 있을 경우에는 교환 및 반품이 가능합니다
- 제품 하자 시 교환은 구입 후 7일 이내이며, 사용자 과실로 하자가 발생하였을 경우에는 수리비가 청구될수 있고, A/S 기간은 6개월입니다
- 제품 구매 후 단순 변심으로 인한 교환 및 환불 요청은 불가하오니 이점 양해바랍니다

Epilog #2

◆기술지원 및 주의사항

- 본 제품 상세페이지의 PCB 색상은 실제와 다를 수 있으며, 제품 성능개선을 위해 예고 없이 변경될 수 있습니다
- LK임베디드 모든 제품에 DC전원공급 시 반드시 극성(+,-)를 확인 하시어 전원을 공급해주시고, 제품 정격전압을 꼭 지켜 주셔야 합니다. 만일 이를 어길 시에는 제품에 치명적인 오류 및 파손이 발생할수 있으니 각별한 주의가 필요합니다

Epilog #3

◆ 감사의 글

- LK임베디드 제품을 구입해 주셔서 감사합니다. 당사는 아두이노, AVR, PIC, ARM7(STM32F103), FPGA를 사용하시는 고객님의 편의를 증진시키기 위해서, 마이컴 교육 및 신제품 연구개발을 위해서 항상 노력하고 있습니다. 앞으로도 끊임없는 도전정신을 바탕으로 신제품개발, 완벽한 품질보증 체계확립, 대 고객 서비스를 통해 고객의 마음을 편하게 하는데 정진할 것입니다.
- 본 제품을 활용하여 제품개발에 큰 도움이 되시기를 바랍니다.

감사합니다